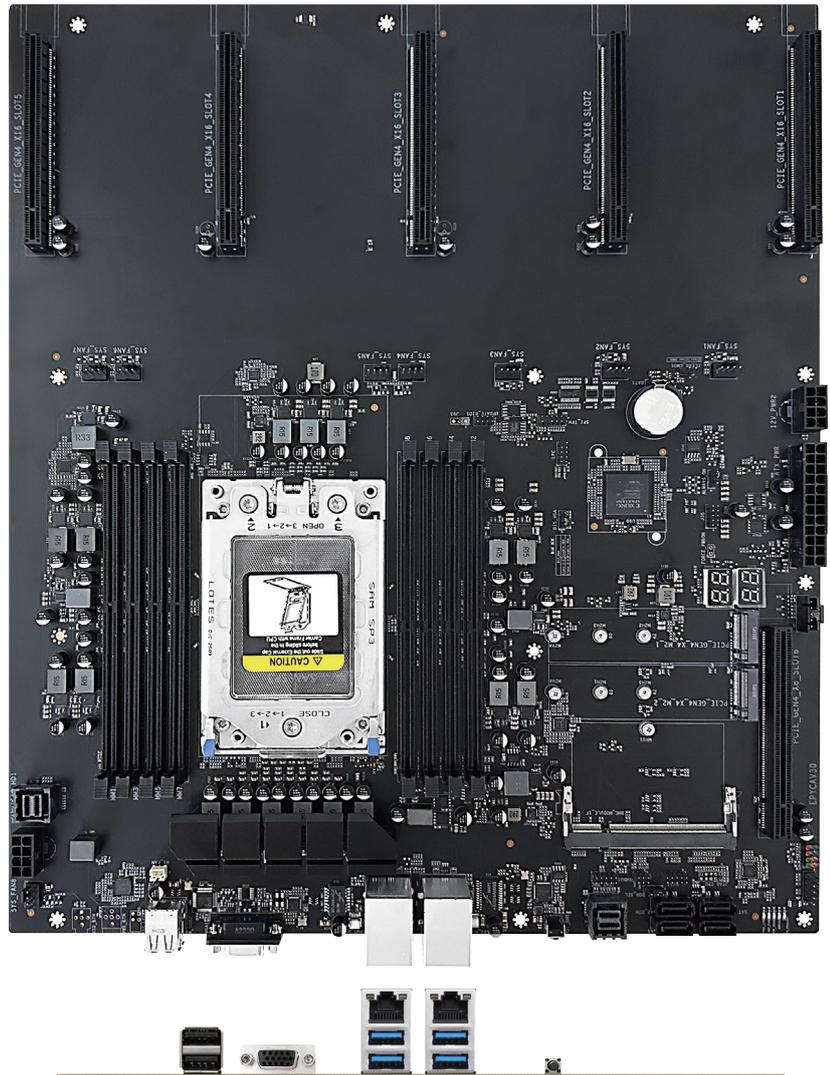


# ZA-EPYCAV30主板

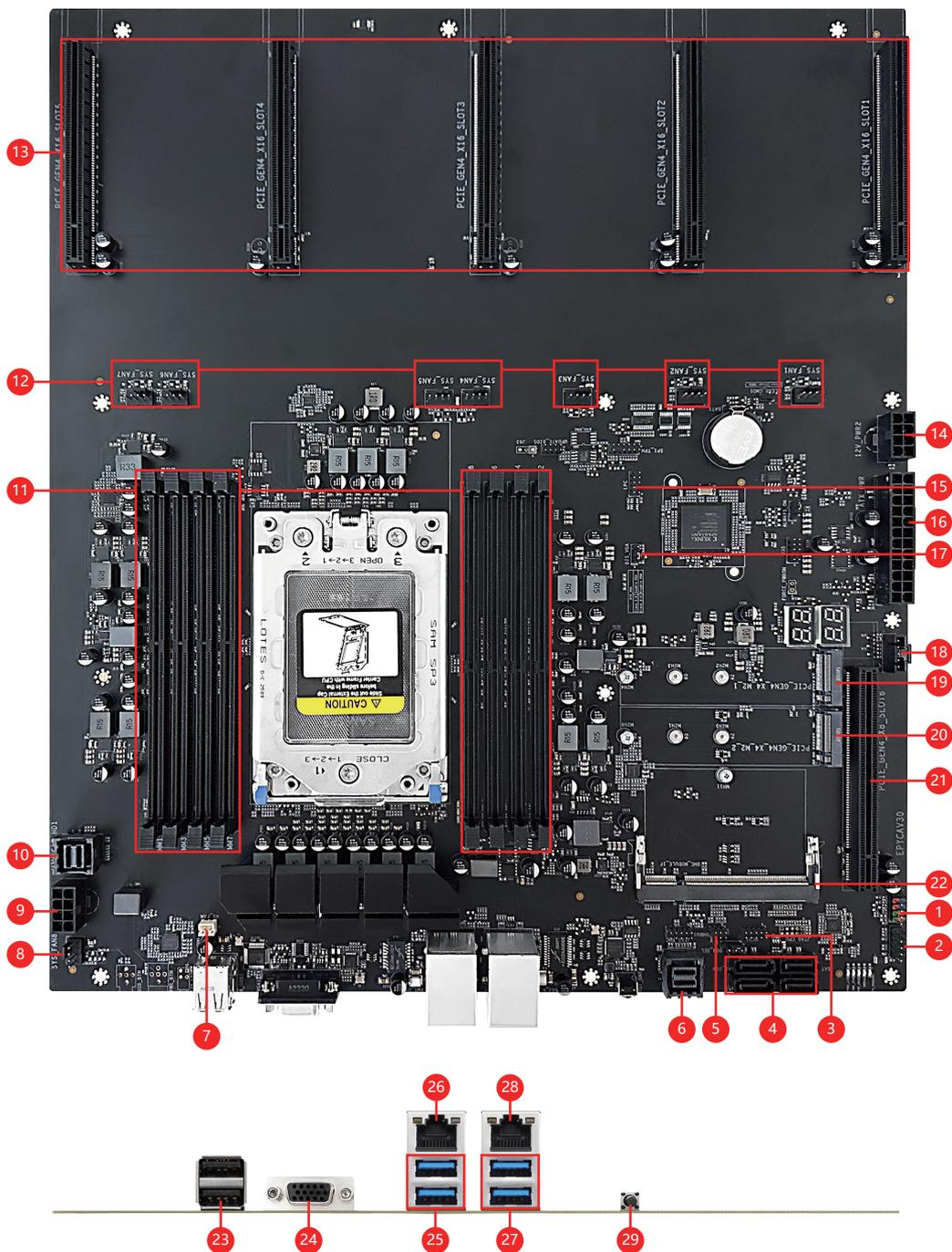
## 产品特性:

- 支持单个AMD EPYC 7002/7003系列, 多达64核心
- 支持6个USB (2\*USB2.0接口/4\*USB3.0接口)
- 支持2个LAN口  
(网口1: 支持1个100MbE/10MbE以太网控制器)  
(网口2: 支持1个2.5GbE/1GbE/100MbE/10MbE以太网控制器)



## ZA-EPYCAV30主板规格

<b>板型尺寸</b>	341mm*397mm
<b>处理器</b>	支持单个AMD EPYC 7002/7003系列，多达64核心
<b>内存</b>	支持8个DDR4-3200内存（1DPC），最大支持2TB
<b>BIOS</b>	AMIBIOS 256Mbit闪存
<b>内置I/O接口</b>	2*Front panel排针(1-2) 1*NCSI排针 4*7Pin SATA数据接口 1*SMBus排针 2*MINISAS_HD接口(1-2) 1*HS_FAN排针 1*SYS_FAN8排针（可选CPU_FAN） 2*8Pin电源插座(1-2) 7*SYS_FAN1-7排针 1*LPC排针 1*24Pin电源插座 1*DIS_VGA跳线 1*PMBus排针 1*BMC模组接口插槽
<b>外置I/O接口</b>	2*USB2.0接口 1*VGA接口 4*USB3.0接口 1*LAN口(100MbE) 1*LAN口(2.5GbE)
<b>存储接口</b>	支持2个M.2 NVMe (PCIe 4.0 x4) SSD 4个SATA 3.0盘+4个SATA 3.0盘 (from MINISAS_HD2) + 1个U.2 NVMe SSD(PCIe 4.0x4, from MINISAS_HD1) (或4个SATA 3.0盘 + 2个U.2 NVMe SSD(PCIe 4.0x4, from MINISAS_HD1-2))
<b>集成网卡</b>	1*2.5GbE/1000MbE/100MbE/10MbE以太网控制器(BASE-T业务网卡) 1*100MbE/10MbE以太网控制器(BASE-T专用管理网卡)
<b>扩展槽/口</b>	5个PCIe 4.0 x16插槽，支持5张3宽全高全长的算力卡；1个PCIe 4.0 x8插槽，支持1张全高半长的高速网卡或其他卡
<b>系统管理</b>	搭载可选AST2500 BMC管理模组，支持网页的远程管理，支持电压、转速、温度和CPU状态等传感器监控，支持远程KVM和串口重定向，等等



1	Front panel排针1
2	Front panel排针2
3	NCSI排针
4	SATA数据接口
5	SMBus排针
6	MINISAS_HD2接口
7	HS_FAN排针
8	SYS_FAN8排针
9	8Pin电源插座1
10	MINISAS_HD1接口
11	DDR4内存槽
12	SYS_FAN1-7排针
13	PCIe_Gen4_x16插槽(1-5)
14	8Pin电源插座2
15	LPC排针
16	24Pin电源插座
17	DIS_VGA跳线
18	PMBus排针
19	PCIe_Gen4_x4_M2插槽1
20	PCIe_Gen4_x4_M2插槽2
21	PCIe_Gen4_x8插槽6
22	BMC模组接口插槽
23	USB2.0接口
24	VGA接口
25	USB3.0接口
26	LAN口(100MbE)
27	USB3.0接口
28	LAN口(2.5GbE)
29	RTS_BTN按钮

## ZA-EPYCAV30主板定义

### (1) Front panel排针

Location	Pin	Definition	Pin	Definition
FP1 (2.54mm)	1	HDD_LED_PWR	2	Power
	3	HDD_LED_N	4	PWR_LED_N
	5	GND	6	PWR_BTN_N
	7	RST_BTN_N	8	GND
	9	UID_LED_N		

### (2) Front panel排针

Location	Pin	Definition	Pin	Definition
FP2 (2.54mm)	1	UID_LED+	2	NIC1_LED+
	3	UID_LED-	4	NIC1_LED-
	5	GND	6	NIC2_LED+
	7	RESERVED	8	NIC2_LED-
	9	GND		

### (5) SMBUS排针

Location	Pin	Definition	Pin	Definition
SMBus	1	MGMT_SMBUS_CLK7	2	MGMT_SMBUS_CLK5
	3	MGMT_SMBUS_DATA7	4	MGMT_SMBUS_DATA5
	5	GND	6	GND

### (8) SYS\_FAN排针

Location	Pin	Definition
SYS_FAN8	1	GND
	2	+12V
	3	FAN_TAC
	4	FAN_CTL

### (12) SYS\_FAN排针

Location	Pin	Definition
SYS_FAN1-7	1	GND
	2	+12V
	3	FAN_TAC
	4	FAN_CTL

(15) LPC排针

Location	Pin	Definition	Pin	Definition
LPC	1	VDD_33_RUN	2	LPC_HDR_RST_L
	3	P0_LPC_CLK0	4	P0_LPC_LAD0
	5	P0_LPC_FRAME_L	6	P0_LPC_LAD1
	7	P0_LPC_LAD3	8	P0_LPC_LAD2
	9	GND	10	

(17) DIS\_VGA跳线

Location	Pin	Definition
DIS_VGA	1	GND
	2	DISABLE_VGA
	3	

DISABLE\_VGA signal:  
close 2-3(High)-----Disable VGA  
close 1-2(Low)-----Enable VGA ---default